PATENT ABSTRACTS OF JAPAN

(11)Publication number:

59-003779

(43)Date of publication of application: 10.01.1984

(51)Int.Cl.

G11C 11/14 G11C 19/08

H01L 21/60

(21)Application number: 57-112386

(71)Applicant: FUJITSU LTD

(22)Date of filing:

29.06.1982

(72)Inventor: OTAKE ITARU

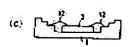
(54) PACKAGING METHOD OF MAGNETIC BUBBLE CHIP

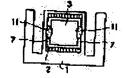
(57)Abstract:

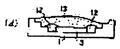
PURPOSE: To package a magnetic bubble chip easily without deteriorating characteristics by mounting the magnetic bubble chip on a substrate and fixing it temporarily with adhesives on a side where no influence upon wire bonding is exerted, performing the wire bonding, and coating resin over the entire surface and setting it thermally. CONSTITUTION: The magnetic bubble chip 3 held with a vacuum tweezers 6 is mounted directly in the groove of the substrate 1 and a small amount of quick- drying adhesives 11 is applied to a gap 7 where no influence upon wire bonding is exerted to fix the chip 3 temporarily. Then, a bonding connection between terminals is made with a wire 12 and silicone resin 13 with high purity is coated covering the terminal connection and chip 3 and set thermally. completing the packaging. Thus, the packaging is facilitated without deteriorating the magnetic characteristics of the chip.











LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]
[Date of extinction of right]

⑩ 日本国特許庁 (JP)

⑪特許出願公開

⑫ 公開特許公報 (A)

昭59-3779

⑤ Int. Cl.³⑥ 11 C 11/14

H 01 L 21/60

識別記号

庁内整理番号 7341-5B 7341-5B 6819-5F

⑬公開 昭和59年(1984)1月10日

発明の数 1 審査請求 未請求

(全 4 頁)

匈磁気パブルチップの実装方法

19/08

願 昭57-112386

20出 願 昭57(1982)6月29日

70発 明 者 大竹格

20特

川崎市中原区上小田中1015番地

⑪出 願 人 富士通株式会社

川崎市中原区上小田中1015番地

個代 理 人 弁理士 玉蟲久五郎 外3名

富士通株式会社内

明 細 書

1. 発明の名称

磁気パプルチップの実装方法

2. 特許請求の範囲

基板に設けられた磁気パブルチップ搭載用溝に 磁気パブルチップを搭載し、該磁気パブルチップ のワイヤボンディングを行なわない側と前記溝側 壁との間隙の一部に速乾性の接着剤を塗布して該 磁気パブルチップを仮固定した後、該磁気パブル チップの端子と前記基板の端子とをワイヤにより ボンディング接続し、最後に前記磁気パブルチップ ポンディンが接続し、最後に前記磁気パブルチップ および前記端子の接続部を覆いシリコーン樹脂 を墜布し熱硬化させることを特徴とする磁気パブルチップの実装方法。

3. 発明の詳細な説明

発明の技術分野

本発明は磁気パプルチップ実装方法の改良に関 するものである。

従来技術の問題点

従来の磁気パブルチップの実装要領を第1図に

示す。図中、」は俄気バブルチップ搭載用の漏2を有する基板、3は約10×10m2程度のサイズの磁気バブルチップである。磁気バブルチップの実装に際しては、あらかじめ基板1の漏2の底面に熱硬化性接着剤4を塗布しておいて溝2内に磁気バブルチップ3を搭載して接着剤4により基板1に固定し接着剤4を熱硬化させた後、該磁気バブルチップ3と基板1の基板端子5とをワイヤボンディングにより接続して実装を行なっている。

この場合、チップ固定時にチップ傾きを一定にしないとホールド磁界が不安定になる。第2図はは低気が不安定になる。第2図ははできる。第2図はは低気が不安定になる。第2図はないで、第2図はないがでした。が、第2図はは低気がプルチップ3が正している。が、まなのみを示す)を示している。が、スとはいる。では、第2図はの場合がBであるのに対し第2図はの場合。このはなる。C. C はホールド磁界である。の曲線は第2図にの場合の特性を示し、点線の曲線は第2

特開昭59-3779 (2)

図(a)の場合を示している。

この問題を解決するためには、第3図に示すように、磁気パブルチップ3を基板1の溝2内に接着剤4を介し搭載した後、磁気パブルチップ3を操作する真空ピンセット6に矢印方向に押圧力を与えて該磁気パブルチップ3を十分圧着し傾きなく仮固定する必要がある。

ところが、このようにすると、接着剤4が第4 図に示すように磁気バブルチップ3と溝2の側壁 との間の間隙7からはみ出して磁気バブルチップ 3のボンディング用端子8に付着するため、接着 剤熱硬化後のワイヤボンディングが困難になる。

また、このように接着剤 4 がはみ出す問題をなくすために、第 5 図に示すように搭載する磁気バブルチップ 3 の裏面の一部に対応する部分に接着剤 4 を少な目に塗布すると、接着剤硬化時に接着剤固辺部付近に圧縮歪めるいは引張歪が生じ、磁気バブルチップ 3 の磁気特性が第 6 図に示すはは接着剤硬化前の特性を示し、第 6 図に点線で示す曲

線は接着剤硬化後(120 ℃. 30分)の磁気特性を示している。

発明の目的

本発明は上述の各種の問題を解決するためのもので、 基板に対する磁気パブルチップの実装をその特性を劣化させずに容易に実装することのできる磁気パブルチップの実装方法を提供することを目的としている。

発明の実施例

以下、第7図乃至第9図に関連して本発明の実施例を説明する。

本発明は、磁気パブルチップを軽く固定しておくだけでワイヤボンデイングが可能なことを利用して実装を行なうようにしたもので、その詳細は次の通りである。

まず、第7図(a)に示すように、真空ピンセット 6に保持される磁気パブルチップ3を基板1の溝 2にじかに搭載し、ワイヤボンデイングに影響を 与えない側(ワイヤボンディングを行なわない側) の間隙7に第7図(a)に示すように少量の速乾性

の接着剤11を整布して低気バブルチップ3を原固定する。この接着剤11としては、例えばすずのなどを用れては、の接着剤11とかできる元素であることを等ののないのである。この仮じます。このである。このである。このである。このである。このである。このでは、であるこのでは、でいるでは、では、でいるでは、でいないでは、でいるでは、では、でいるでは、では、でいるでは、でいるでは、でいるでは、では、でいるでは、では、でいるでは、でいるでは、でいるでは、でいるでは、でいるでは、では、では、では、では、では、では、では、でいるではないいいいるでは、でいいいいいでは、ではないいいでは、でいいでは、でいるではないいでは、でいいるでは、でいいでは、でいいでは、ではないいいいではないいいではないいではないではないではないい

次に第7図(c)に示すようにワイヤ12により増子間のポンディング接続を行なう。なお第7図(c)は 端子側の断面図である。

最後に第7図(d)に示すように、端子接続および 磁気バブルチップ3を覆って高純度のシリコーン 樹脂13を鑑布し熱硬化させて実装が完了する。第 9 図は実装完了状態における端子のない側の断面 図を示している。熱硬化の温度、時間は、150 °C、 2 ~ 3 時間である。このシリコーン樹脂硬化完了 時点では、磁気パブルチップ 3 は接着剤11の他に シリコーン樹脂により確実に固定される。

発明の効果

以上述べたように、本発明によれば、次のような各種の優れた効果を奏することが可能である。

- (1) チップを基板に正しい姿勢で(傾斜がない)搭載して仮固定することができ、しかも仮固定する接着剤硬化時にチップに歪を生じないため、チップの磁気特性低化を防止することができる。
- (2) 仮固定用接着剤をチップのポンディング を行なわない側に塗布することにより、 端子間のポンディング接続を支障なく行 なうことができる。
- (3) 仮固定用接着剤として速乾性のものを使用するため、仮固定を短時間で行なうことが可能である。

(4) シリコーン樹脂を用いて麦面保護および チップ固定を同時に行なうことができる ため、パッケージング工程の簡略化およ びパッケージレベルでの歩留り向上が期 待できる。

4. 図面の簡単な説明

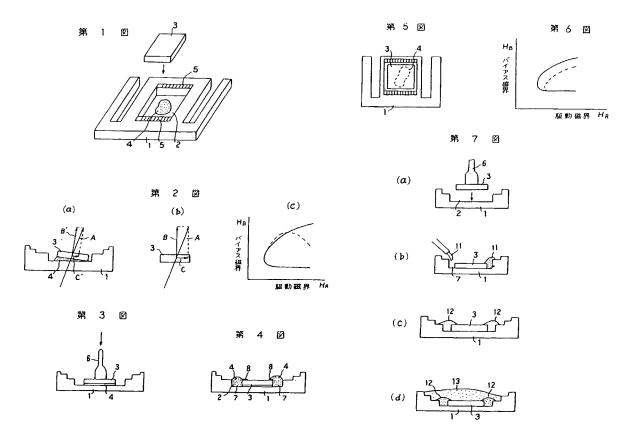
第1図は従来の磁気バブルチップ実装要領を示す糾視図、第2図(a)。(b)。(c)は従来の実装方法によるチップの磁気特性低下発生説明図、第3図は従来の方法による実装時のチップ加圧要領図、第4図は従来の方法による実装時の接着剤はみ出しの発生説明図、第5図は従来の方法による実践時の接着剤の他の整布要領図、第6図は第5図の場合に起るチップの磁気特性低下を示すグラフ、カラを発明に係る磁気バブルチッとは表方法の実施例を示すもので、第7図(a)~(d)は実ますで、第8図は第7図(d)の工程完了状態における端子のない側の断面図である。

図中、1は基板、2は磁気バブルチップ搭載用

特開昭59-3779 (3)

満、3は磁気バブルチップ、5は基板端子、7は間隙、11は速乾性接着剤、12はワイヤ、13はシリコーン樹脂である。

特許出願人 富士通株式会社 代理人弁理士 玉蟲久五郎 (外3名)



特開昭59-3779 (4)

